

MATRICULACIÓN:

La matrícula se realizará preferentemente a través de la página WEB del Centro Mediterráneo <http://cemed.ugr.es>

En caso de dificultad con la matriculación, contactar con el Centro Mediterráneo a través del correo electrónico: cemed@ugr.es

Código del curso: **26SP01**

Precio: **35€**

Información básica sobre protección de sus datos personales aportados:

Responsable: Universidad de Granada

Legitimación: La Universidad de Granada se encuentra legitimada para el tratamiento de sus datos en base a lo estipulado en:

Art. 6.1.e) RGPD: el tratamiento es necesario para el cumplimiento de una misión realizada en interés público o en el ejercicio de los poderes públicos conferidos al responsable del mismo (la difusión del conocimiento y la cultura a través de la extensión universitaria y la formación a lo largo de toda la vida) Ley Orgánica 6/2001, de 21 de diciembre, de Universidades.

Ley 38/2003, de 17 de noviembre, General de Subvenciones

Finalidad: La finalidad del tratamiento es gestionar las actividades culturales de la Universidad de Granada. Los usos que se dan a los datos personales son:

Organización de talleres, conferencias, y actividades culturales en general. etc.

Gestión de ayudas para el fomento de realización de actividades culturales.

Destinatarios: No se prevén.

Derechos: Tiene derecho a solicitar el acceso, oposición, rectificación, supresión o limitación del tratamiento de sus datos, tal y como se explica en la información adicional.

Información adicional: Puede consultar la información adicional y detallada sobre protección de datos en el siguiente enlace:

https://secretariageneral.ugr.es/pages/proteccion_datos/leyendas-informativas/_img/informacionadicional

Del 7 al 17 de septiembre de 2026

De la Nube a la FPGA: Introducción Práctica a RISC-V con Quintauris (II ed.)



UNIVERSIDAD
DE GRANADA



CENTRO
MEDITERRÁNEO

Colabora

·QUINTAURIS

Modalidad de realización:

Virtual
Hackatón (presencial o virtual)
Presencial: Aula 10
Facultad de Ciencias
Avda. de Fuente Nueva s/n

Dirección:

Almudena Rivadeneyra

Profesora Titular
Dpto. de Electrónica y Tecnología
de los Computadores
Universidad de Granada

21 horas
presenciales

Coordinación:

Ángel Berrio Moreno
Chief Product Officer, Quintauris

Centro Mediterráneo
Vicerrectorado de Posgrado y Formación Permanente

Avenida de Madrid 13, 18012, Granada

Tfno. 958 24 29 20 / / Email: cemed@ugr.es

@CemedUGR   
centromediterraneo.ugr.es

***Se recomienda revisar la web del Cemed para obtener información adicional y estar al tanto de posibles actualizaciones*

La tecnología digital transforma todos los sectores de la sociedad, y entender cómo funcionan los sistemas computacionales es una ventaja competitiva para cualquier profesional del siglo XXI. En este curso intensivo, impartido conjuntamente por la Universidad de Granada y la empresa tecnológica Quintauris, explorarás de forma práctica cómo se diseñan y despliegan los sistemas que hacen funcionar el mundo digital.

Durante el curso, adquirirás una visión completa del ciclo de vida de un sistema tecnológico basado en RISC-V, desde sus fundamentos teóricos hasta su implementación y prueba en entornos reales. Trabajarás con herramientas y plataformas utilizadas por la industria tecnológica actual, desarrollando competencias transferibles a múltiples ámbitos profesionales.

El programa finaliza con un hackatón en el que, en equipo, resolverás un reto real con el apoyo de mentores de la UGR y Quintauris, poniendo en práctica tanto los conocimientos técnicos adquiridos como habilidades transversales como el trabajo en equipo, la resolución de problemas y la creatividad.

Una oportunidad única para formarte en tecnologías emergentes, ampliar tu perfil profesional y conectar con expertos del sector, independientemente de tu área de estudio

Competencias del alumnado:

a) El alumnado sabrá/comprenderá

- Los principios fundamentales de la arquitectura RISC-V y sus ventajas en el contexto *open source*.
- El modelo de trabajo y productos tecnológicos de Quintauris.
- El diseño y despliegue de IP hardware RISC-V *open source*.
- Cómo trabajar con plataformas cloud y hardware FPGA.

b) El alumnado será capaz de

- Analizar y utilizar herramientas del ecosistema RISC-V.
- Desplegar una IP hardware RISC-V desde la nube hasta una FPGA real.
- Resolver un reto práctico integrando todos los conocimientos adquiridos.

Lunes, 7 de septiembre de 2026

- 17:00-19:00 **Introducción a la arquitectura RISC-V: historia, filosofía y evolución.**
Angel Berrio, Chief Product Officer, Quintauris.

Martes, 8 de septiembre de 2026

- 17:00-19:00 **Ecosistema RISC-V: herramientas, comunidades, casos de uso.**
Angel Berrio

Miércoles, 9 de septiembre de 2026

- 17:00-19:00 **Presentación de Quintauris: visión, modelo de negocio y productos.**
Pedro López, Managing Director of Quintauris España

Jueves, 10 de septiembre de 2026

- 17:00-19:00 **Exploración de la plataforma Quintauris: entorno, funcionalidades, primeros pasos.**
Enrique Pallarés, Head of Professional Services, Quintauris.

Lunes, 14 de septiembre de 2026

- 16:30-19:30 **IP hardware RISC-V open source: introducción, licencias y repositorios.**
Enrique Pallarés

Martes, 15 de septiembre de 2026

- 16:30-19:30 **Parte I: De la nube a la FPGA: flujo de despliegue de una IP en la FPGA.**
UGR & Quintauris (Enrique Pallares/ UGR)

Miércoles, 16 de septiembre de 2026

- 17:00-19:30 **Parte II: De la nube a la FPGA: flujo de despliegue de una IP en la FPGA.**
UGR & Quintauris (Enrique Pallares/ UGR)

Jueves, 17 de septiembre de 2026

- 16:00-20:00 **Hackatón final: integración de conceptos y solución de un reto práctico.**
Todos los participantes, con mentores de UGR y Quintauris

